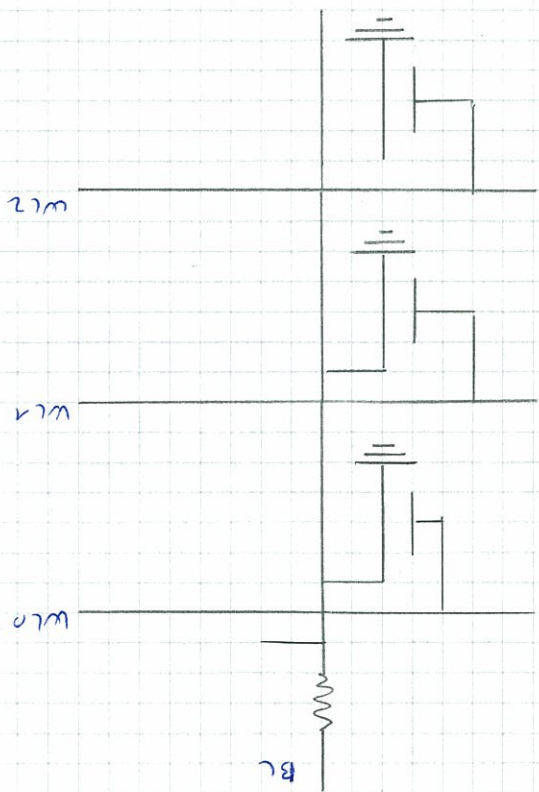


# RON Task Programmable

mettiamo il NOT → memoria 0  
 non " " " " → " 1



Non o non metter un not significa cambiare tutte le parole  
 del preciso produttivo.  $\rightarrow$  molto costoso. Si potrebbe intervenire  
 solo nel livello di interconnessioni: i not vengono fatti tutti  
 ma si emettono 5 o 6 del solo memoria 8 zone.  
 Quindi cambio solo l'ultima parola delle interconnessioni:  
 Quindi l'interconnettore deve dare alle parole due parole e gli altri 7  
 e la parola form una memoria apposta. Quindi c'è una base  
 comune per tutti gli interconnettori + una memoria apposta.  
 Questo modo è conveniente solo se si devono produrre molte  
 parole: (per ammortizzare i costi).

Fili Programmable non Programmable non

In altri casi si preferisce via Elettro a poter programmare & non. Si usano dei fusibili.

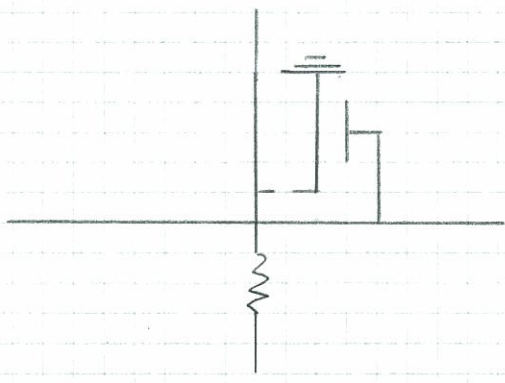


La pila ha un punto in cui è più sottile. A parte di questo qui è densità di corrente è più elevata. Per questo si Joule si nella di più. Con queste correnti può bruciare il fusibile. Dove vuole un 1 metro un fusibile. Temperatura raggiunta a potenza dissipata a resistenza (più alta nelle sezioni)

Il super & temperatura di fusione intertempo è costante. Problemi: dove agire alla per celle  $\Rightarrow$  operazioni lunghe.

Carica fusibile  $\rightarrow 0$   
Batteria  $\rightarrow 1$

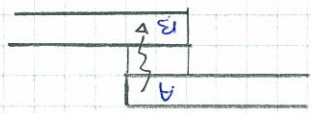
hobby dei grandi programmi & non per più riprogrammabili. (a meno che non voglia inserire dati 1). h più & celle dove R. Brucia il fusibile presenza delle resistenze parassite piuttosto elevate, perché il numero di celle non resistono molto dove poter inserire correnti elevate.



Qui R è un impetto nei consumi.



Un'alta tensione è una ARTIFICIALE.  
 Nello due strati di metallo perpendicolarmente sovrapposti e separati da dielettrico. Con queste tensioni, per rompere il dielettrico e creare un cortocircuito.  
 Svanaggio di questa soluzione: grande l'artificialità e non è creato infatti. Po' delle capacità parassite (impedite sui terminali).



Fino a oggi non vi è non BASED

$$BL = \frac{WL0 + WL1}{2}$$

$$BL = \frac{WL0 + WL1}{2} = \frac{WL0 \cdot WL1}{2}$$

NAND BASED

Quindi può pensare a non NAND BASED.

NON NAND BASED

In questo caso mette in serie i nodi (non più in parallelo).

